

Keil_IAR项目内Jlink无法找到IC问题

Questions: Keil 或者 IAR 项目内 Jlink 无法找到 IC 问题（编译环境问题）

Answer:

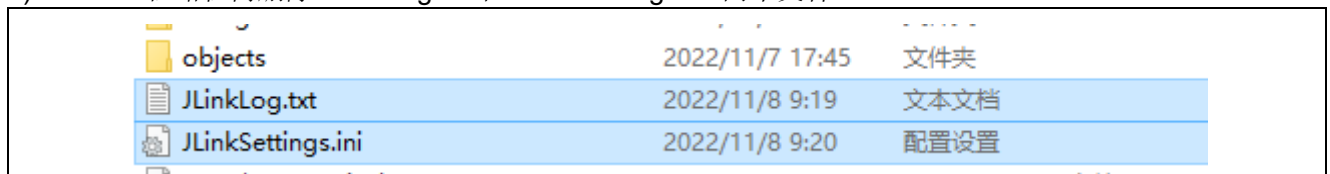
工程师编译好的 Keil 下的工程项目给到其他工程人员后发现程序可以编译通过，使用 ICP 软件可以正常找到 IC，但 Jlink 找不到 IC，出现该问题的原因通常是因为 Keil 或者 IAR 编译器原始调用的是其安装目录下内置的 Segger 驱动，而其内置的 Segger 驱动型号列表目前没有支持 AT32 MCU

解决方法：

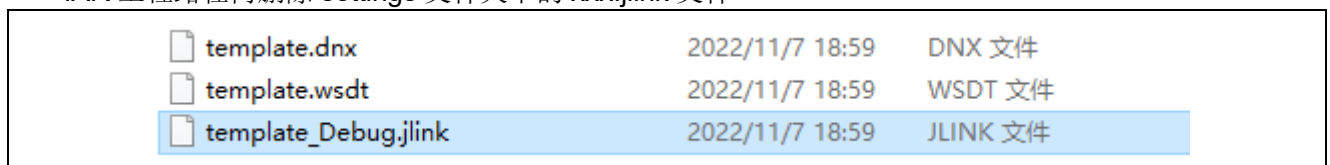
针对 Keil 或者 IAR 的该问题，给出两种常见的解决方法

方法 1:

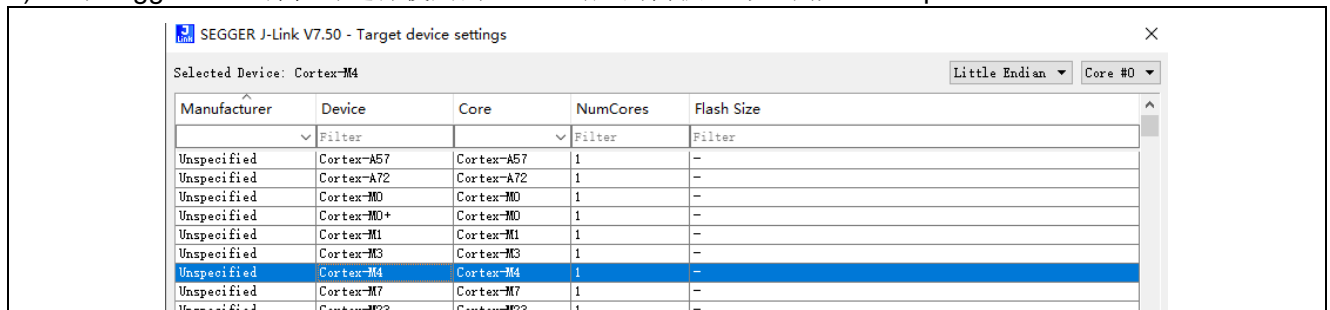
1) Keil 工程路径内删除 JLinkLog.txt 和 JLinkSettings.ini 两个文件



IAR 工程路径内删除 settings 文件夹下的 xxx.jlink 文件

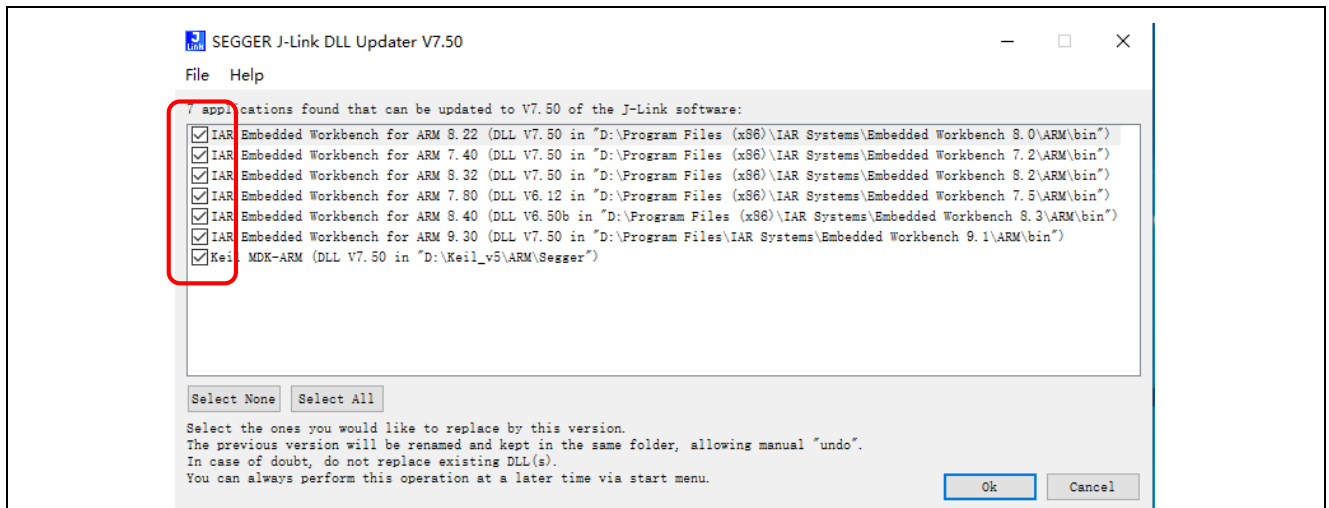
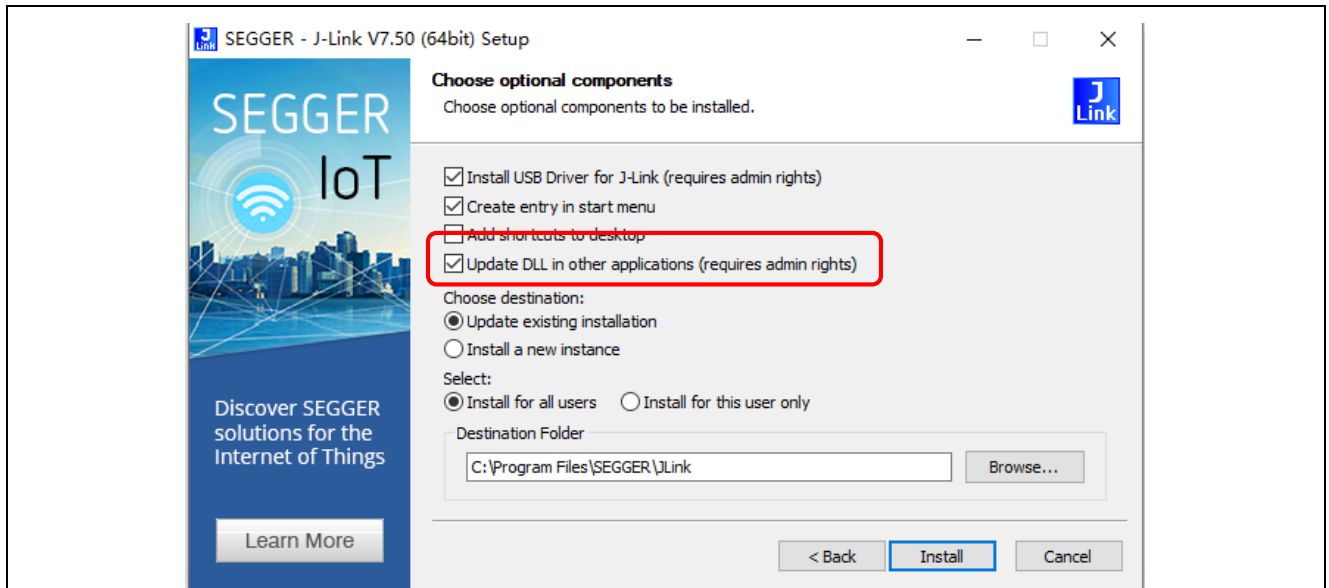


2) 当 Segger J-link 弹框时选择使用的 MCU 对应的内核型号，例如 “Unspecified Cortex-M4”

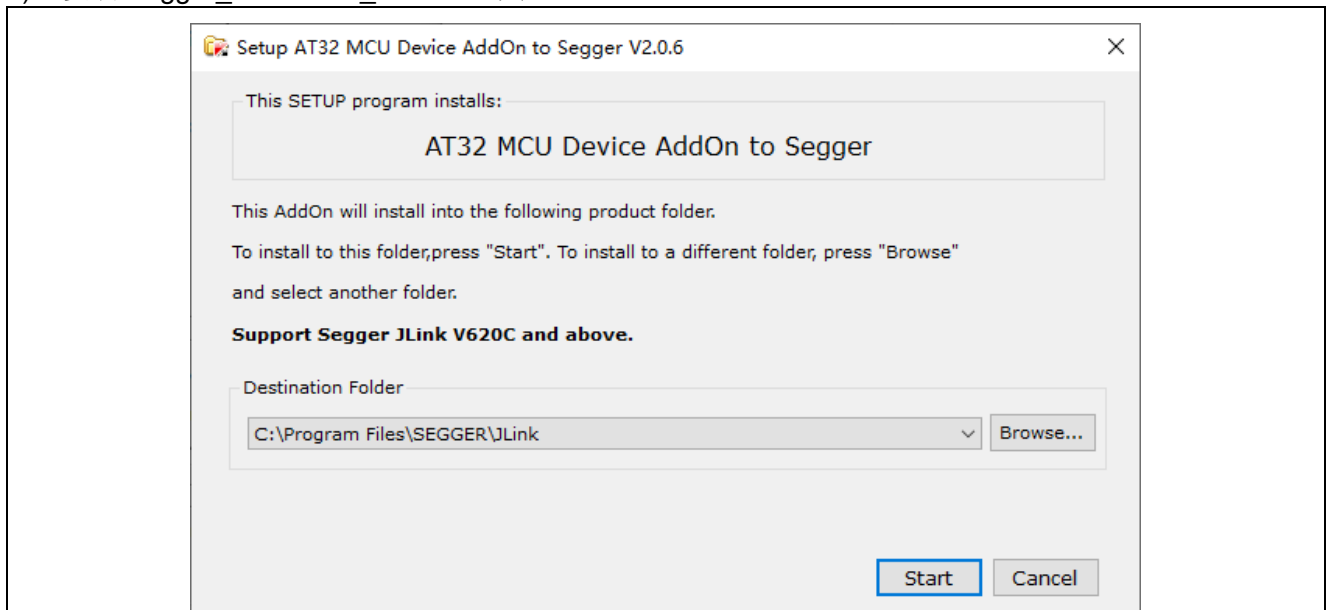


方法 2:

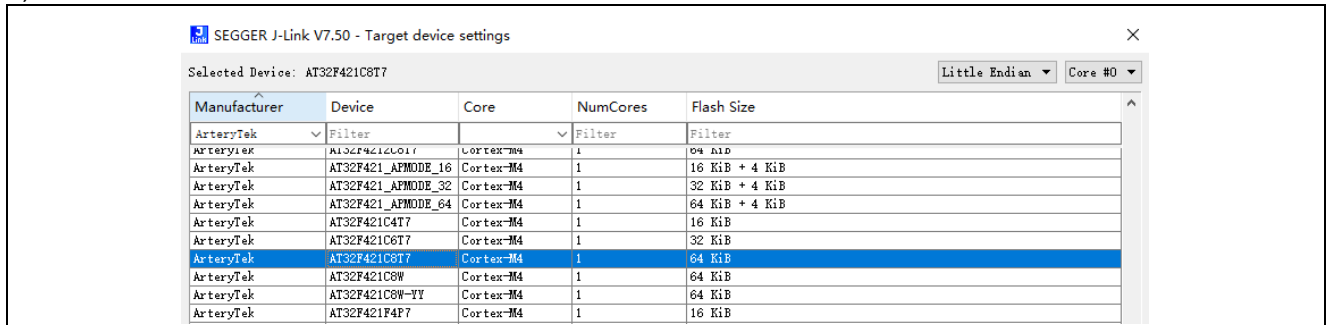
1) 安装 Segger 软件包（需 v6.20c 及以上版本），安装时弹框勾选如下内容（默认是勾选，不更改即可）



2) 安装 Segger_AT32MCU_AddOn 工具包



3) 运行 Keil 弹框时可以选择对应型号的 MCU, IAR 运行不会再弹框



类型：开发工具

适用型号：AT32 全系列

主功能：无

次功能：无

文档版本历史

日期	版本	变更
2022.2.16	2.0.0	最初版本
2022.11.7	2.0.1	增加IAR项目相关描述 更新Keil项目相关描述

重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途(及其依据任何司法管辖区的法律的对应情况)，或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：(A) 对安全性有特别要求的应用，如：生命支持、主动植入设备或对产品功能安全有要求的系统；(B) 航空应用；(C) 汽车应用或汽车环境；(D) 航天应用或航天环境，且/或(E) 武器。因雅特力产品不是为前述应用设计的，而采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险由购买者单独承担，并且独力负责在此类相关使用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2022 雅特力科技 (重庆) 有限公司 保留所有权利